

This Page Is Inserted by IFW Operations  
and is not a part of the Official Record

## **BEST AVAILABLE IMAGES**

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

**IMAGES ARE BEST AVAILABLE COPY.**

**As rescanning documents *will not* correct images,  
please do not report the images to the  
Image Problem Mailbox.**

PCT

ORGANISATION MONDIALE DE LA PROPRIÉTÉ INTELLECTUELLE  
Bureau international

## DEMANDE INTERNATIONALE PUBLIÉE EN VERTU DU TRAITE DE COOPERATION EN MATIÈRE DE BREVETS (PCT)

(51) Classification internationale des brevets <sup>6</sup> : <b>G07F 7/10</b>	<b>A1</b>	(11) Numéro de publication internationale: <b>WO 98/05009</b>
		(43) Date de publication internationale: 5 février 1998 (05.02.98)

(21) Numéro de la demande internationale: PCT/FR97/01392

(22) Date de dépôt international: 25 juillet 1997 (25.07.97)

(30) Données relatives à la priorité:  
96/09572 30 juillet 1996 (30.07.96) FR

(71) Déposant (pour tous les Etats désignés sauf US): THOMSON-CSF [FR/FR]; 173, boulevard Haussmann, F-75008 Paris (FR).

(72) Inventeurs; et

(75) Inventeurs/Déposants (US seulement): DEVAUX, François [FR/FR]; Thomson-CSF S.C.P.I., 13, avenue du Président Salvador Allende, F-94117 Arcueil Cedex (FR). PERROT, Daniel [FR/FR]; Thomson-CSF S.C.P.I., 13, avenue du Président Salvador Allende, F-94117 Arcueil Cedex (FR).

(74) Mandataire: THOMSON-CSF S.C.P.I.; 13, avenue du Président Salvador Allende, F-94117 Arcueil Cedex (FR).

(81) Etats désignés: CA, JP, US, brevet européen (AT, BE, CH, DE, DK, ES, FI, FR, GB, GR, IE, IT, LU, MC, NL, PT, SE).

Publiée

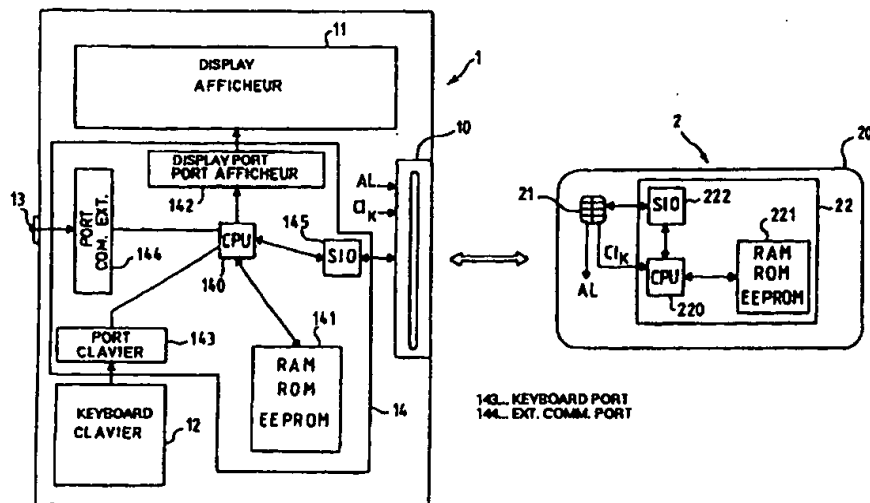
Avec rapport de recherche internationale.

(54) Title: MAN-MACHINE INTERFACE FOR A SMART CARD READER

(54) Titre: INTERFACE HOMME-MACHINE POUR LECTEUR DE CARTE A PUCE

## (57) Abstract

A smart card reader (1) for relieving the processing workload of a smart chip card (2) automatically controlling its own transaction. The reader is controlled by a circuit (14) including a microcontroller (140) and a memory (141), and comprises display means (11). The memory (141) contains a program library defining visual objects, sound objects or other objects displayed on the display means and executed by said circuit (14) when requested by the connected smart card (2). Said program library enables the smart card reader (1) to make an exceptionally rich man-machine interface available to the connected smart card (2) for access using simplified commands. Object program requests are preferably combined with parameters for selectively adjusting the definitions and actuation of the objects.

143... KEYBOARD PORT  
144... EXT. COMM. PORT

(57) Abrégé

Ce lecteur (1) de carte à puce est prévu pour soulager le travail logiciel d'une carte à puce intelligente (2) contrôlant elle-même le déroulement de sa transaction. Il est géré par un circuit (14) à microcontrôleur (140) et mémoire (141) et comporte des moyens d'affichage (11). Il renferme en mémoire (141) une bibliothèque de programmes qui définissent des objets visuels, sonores ou autres s'affichant sur ses moyens d'affichage et qui sont exécutés par son circuit (14) à microcontrôleur (140) et mémoire (141) sur un appel de la carte à puce raccordée (2). Grâce à cette bibliothèque de programmes, le lecteur (1) de carte à puce met à la disposition d'une carte à puce raccordée (2) une interface homme-machine particulièrement riche, accessible à partir de commandes simplifiées. Les appels de programmes objets sont avantageusement accompagnés de paramètres permettant d'ajuster à loisir les définitions et les animations des objets.

**UNIQUEMENT A TITRE D'INFORMATION**

Codes utilisés pour identifier les Etats parties au PCT, sur les pages de couverture des brochures publiant des demandes internationales en vertu du PCT.

AL	Albanie	ES	Espagne	LS	Lesotho	SI	Slovénie
AM	Arménie	FI	Finlande	LT	Lituanie	SK	Slovaquie
AT	Autriche	FR	France	LU	Luxembourg	SN	Sénégal
AU	Australie	GA	Gabon	LV	Lettonie	SZ	Swaziland
AZ	Azerbaïdjan	GB	Royaume-Uni	MC	Monaco	TD	Tchad
BA	Bosnie-Herzégovine	GE	Géorgie	MD	République de Moldova	TG	Togo
BB	Barbade	GH	Ghana	MG	Madagascar	TJ	Tadjikistan
BE	Belgique	GN	Guinée	MK	Ex-République yougoslave de Macédoine	TM	Turkménistan
BF	Burkina Faso	GR	Grèce	ML	Mali	TR	Turquie
BG	Bulgarie	HU	Hongrie	MN	Mongolie	TT	Trinité-et-Tobago
BJ	Bénin	IE	Irlande	MR	Mauritanie	UA	Ukraine
BR	Brazil	IL	Israël	MW	Malawi	UG	Ouganda
BY	Bélarus	IS	Islande	MX	Mexique	US	Etats-Unis d'Amérique
CA	Canada	IT	Italie	NE	Niger	UZ	Ouzbékistan
CF	République centrafricaine	JP	Japon	NL	Pays-Bas	VN	Viet Nam
CG	Congo	KE	Kenya	NO	Norvège	YU	Yougoslavie
CH	Suisse	KG	Kirghizistan	NZ	Nouvelle-Zélande	ZW	Zimbabwe
CI	Côte d'Ivoire	KP	République populaire démocratique de Corée	PL	Pologne		
CM	Cameroon	KR	République de Corée	PT	Portugal		
CN	Chine	KZ	Kazakhstan	RO	Roumanie		
CU	Cuba	LC	Sainte-Lucie	RU	Fédération de Russie		
CZ	République tchèque	LJ	Liechtenstein	SD	Soudan		
DE	Allemagne	LK	Sri Lanka	SE	Suède		
DK	Danemark	LR	Libéria	SG	Singapour		
EE	Estonie						

## INTERFACE HOMME-MACHINE POUR LECTEUR DE CARTE A PUCE

On désigne par carte à puce, les cartes, en général du format  
5 d'une carte de crédit, mais également les jetons munis d'un microcircuit  
électronique, à base de mémoires et d'un microcontrôleur agencés pour  
permettre le déroulement d'une transaction, bancaire, santé ou autre  
- appelée par la suite application.

Les lecteurs de carte à puce connus sont pourvus d'un  
10 système assurant une liaison d'échange d'informations avec une carte à  
puce, soit au moyen d'un connecteur électrique à broches multiples, soit  
au moyen d'une antenne capacitive ou inductive. Ils sont essentiellement  
de deux types : soit autonomes, soit transparents.

Les lecteurs autonomes sont ceux qui se suffisent à eux-  
15 mêmes. Ils comportent des éléments de communication suffisants pour  
permettre à une personne de suivre et de comprendre le déroulement  
d'une application : clavier et afficheurs qui sont gérés, de même que la  
liaison d'échange d'informations avec la carte à puce, par un  
microcontrôleur propre au lecteur doté d'un programme spécifique à  
20 l'application envisagée.

Les lecteurs transparents de carte à puce servent d'accès pour  
la carte à puce, à un système informatique programmé spécialement  
pour l'application envisagée. Ils se comportent vis à vis du système  
informatique comme un simple port d'entrée-sortie spécialisé pour une  
25 carte à puce.

La plupart des lecteurs de carte à puce utilisent la carte à puce  
comme un simple support de données sécurisées ou pour des fonctions  
de sécurité, voir de cryptographie qu'elle peut offrir. Ils transmettent à la  
carte à puce des instructions mises sous une forme respectant un  
30 protocole spécifique d'échange d'informations qui est souvent celui  
défini par la norme ISO 7816-3, et gèrent la réponse de la carte à puce  
qu'ils traitent eux-mêmes s'ils sont autonomes ou qu'ils retournent au  
système informatique auquel ils sont raccordés s'ils sont transparents.

L'intelligence de l'application est alors située, soit au niveau  
35 du lecteur, soit à celui du système informatique associé au lecteur. Cela  
a pour inconvénient de nécessiter une spécialisation du lecteur ou du

s'il est autonome, ou celle du système informatique associé si le lecteur est transparent. Cela est un obstacle au développement des applications des cartes à puce.

Pour éviter cet inconvénient, il a été proposé de ramener  
5 l'intelligence de l'application au niveau de la carte à puce elle-même qui, soit mémorise le programme de gestion de l'application dans un langage de programmation évolué, soit le reçoit du lecteur toujours dans un langage de programmation évolué, cela dans un but de sécurisation, et l'exécute en faisant appel à son propre microcontrôleur et aux seules capacités  
10 d'affichage et de saisie d'informations du lecteur qui devient banalisé.

Cependant, on se heurte rapidement, aux capacités limitées de traitement et de mémorisation d'une carte à puce ainsi qu'au faible débit de la liaison de transmission reliant la carte à puce à son lecteur pour les échanges d'informations qui font que la gestion en temps réel de l'affichage  
15 du lecteur depuis la carte à puce au cours du déroulement d'une application aboutit à un affichage sommaire ne facilitant pas autant qu'il serait souhaitable le dialogue avec l'utilisateur d'une application.

Il est notamment difficile de faire exécuter par le microcontrôleur d'une carte à puce un programme de gestion d'application comportant des  
20 travaux d'affichage et surtout d'animation sophistiqués alors que ces travaux sont des tâches secondaires que l'on retrouve de plus en plus dans les applications les plus diverses et que les règles modernes de définition des interfaces homme-machine alourdissent chaque jour.

La présente invention a pour but de lutter contre l'inconvénient  
25 précité et de soulager le travail logiciel d'une carte à puce au cours du déroulement d'une application, en déportant dans le lecteur, des tâches logicielles non spécifiques à un type particulier d'application afin d'augmenter la capacité d'une carte à puce à supporter des applications de tailles de plus en plus importantes.

Elle a pour objet, un lecteur de cartes à puce à interface homme-  
30 machine améliorée comportant des moyens de raccordement avec une carte à puce, des moyens de gestion, à l'initiative du lecteur, d'échanges d'informations avec une carte à puce raccordée, des moyens d'affichage et de saisie d'informations et un circuit à microcontrôleur et mémoire  
35 fonctionnant en logique programmée et assurant l'établissement et la

gestion d'une liaison de transmission avec la carte à puce raccordée, la gestion des moyens d'affichage et de saisie d'informations, le traitement des informations : données et/ou instructions reçues de la carte à puce raccordée et l'élaboration d'informations : données, instructions ou comptes  
5 rendus à destination de la carte à puce raccordée. Ce lecteur de carte à puce est remarquable en ce que son circuit à microcontrôleur et mémoire est pourvu d'un système d'exploitation multitâche, et renferme en mémoire un emplacement pour une bibliothèque de programmes qui définissent des objets visuels et/ou sonores, ou autres, s'affichant sur les moyens  
10 d'affichages et qui sont exécutés par le circuit à microcontrôleur et mémoire dudit lecteur sous le contrôle de son système d'exploitation, en tâche de fond et en arrière plan, sur un appel en provenance d'un programme de gestion de transaction déroulé indifféremment par la carte à puce raccordée ou par ledit lecteur.

15 D'autres caractéristiques et avantages de l'invention ressortiront de la description ci-après d'un mode de réalisation de l'invention donné à titre d'exemple. Cette description sera faite en regard du dessin dans lequel la figure unique illustre, de manière schématique, l'architecture d'un lecteur de carte à puce selon l'invention et d'une carte à puce.

20 On distingue sur la figure un lecteur 1 de carte à puce en présence d'une carte à puce 2.

La carte à puce 2 comporte une carte support plastifiée 20 pourvue d'un ensemble de contacts électriques 21 raccordés à un microcircuit électronique 22 enterré sous les contacts. Le microcircuit 22  
25 renferme principalement, un microcontrôleur (CPU) 220 en liaison avec de la mémoire 221 en partie vive (RAM) et en partie permanente, à la fois de type morte non réinscriptible (ROM) et de type morte réinscriptible (EEPROM) destinée au stockage de tout ou partie des données et programmes nécessaires à une application, et avec un port série d'entrée-sortie (SIO)  
30 222 menant à l'un des contacts et destiné à l'échange d'informations avec un lecteur. L'ensemble de contacts électriques 21 permet de fournir, au microcircuit électronique 22 de la carte, depuis un lecteur, l'alimentation électrique nécessaire à son fonctionnement AI, et des signaux auxiliaires comme un signal d'horloge Cl<sub>k</sub>. Il permet également de faire parvenir à un  
35 lecteur un signal d'acquiescement de remise à zéro en provenance du

microcircuit électronique de la carte et d'échanger des informations entre la carte et un lecteur.

Le lecteur 1 de carte à puce renferme un connecteur de carte à puce 10, un écran d'affichage 11, un clavier 12, un connecteur de communication extérieur 13 et un circuit électronique de contrôle et de gestion à logique programmée 14. Le circuit électronique de contrôle et de gestion 14 comporte principalement, un microcontrôleur (CPU) 140 en liaison avec de la mémoire 141 en partie vive (RAM) et en partie permanente, à la fois de type morte non réinscriptible (ROM) et de type morte réinscriptible (EEPROM), et un ensemble de ports d'entrée-sortie dont un port d'afficheur 142, un port de clavier 143, un port de communication externe 144 et un port série (SIO) 145 raccordé au connecteur de carte à puce 10.

La carte à puce 2 et le lecteur 1 de carte à puce comportent en mémoire (ROM) 221, respectivement 141 des systèmes d'exploitation spécifiques. Le système d'exploitation spécifique de la carte à puce 2 est exécuté par le microcontrôleur 220 de la carte à puce dès que celui-ci reçoit une alimentation électrique de l'extérieur. Il permet au microcontrôleur 220 de la carte à puce 2 de gérer d'une part la mémoire 221 de la carte à puce 2 de manière sécurisée et d'autre part, le port série d'entrée-sortie (SIO) 220 de la carte à puce 2 accessible depuis les contacts électriques 21, en conformité avec un protocole définissant les modalités d'un échange d'informations avec le lecteur 1 de carte à puce tel que par exemple celui défini dans la norme ISO 7816-3. Le système d'exploitation spécifique du lecteur 1 de carte à puce est exécuté par le microcontrôleur 140 du lecteur 1 de carte à puce dès sa mise sous tension. Il permet au microcontrôleur 140 du lecteur 1 de carte à puce de gérer la mémoire 141 et les différents ports d'entrée-sortie 142, 143, 144, 145 du lecteur 1 de carte à puce, la gestion du port série d'entrée-sortie 145 relié au connecteur de carte à puce 10 respectant le protocole d'échange d'informations adopté par la carte à puce 2.

Le programme de gestion d'application qui définit le déroulement de l'application de la carte à puce constitue une couche logique externe par rapport aux systèmes d'exploitation. Il est stocké ou importé soit dans la mémoire 141 du lecteur 1 de carte à puce, soit dans la mémoire 221 de la

carte à puce 2. Lorsqu'il est stocké ou importé dans la mémoire 141 du lecteur 1 de carte à puce, il l'est en vu d'être exécuter par le microcontrôleur 140 du lecteur 1 de carte à puce, sous le contrôle du système d'exploitation du lecteur 1 de carte à puce. L'intelligence de l'application se situe alors au  
5 niveau du lecteur 1 de carte à puce, ce qui a pour inconvénient de le spécialisé en fonction d'applications qui doivent être prévues à l'avance. Lorsque le programme de l'application est stocké ou importé dans la mémoire 221 de la carte à puce 2, il l'est en vu d'être exécuter par le microcontrôleur 220 de la carte à puce 2, sous le contrôle du système  
10 d'exploitation de la carte à puce 2 qui utilise alors les facilités de communication avec l'extérieur procurées par le lecteur 1 de carte à puce pour mener à bien le dialogue avec l'utilisateur que lui impose l'application. L'intelligence de l'application se situe alors au niveau de la carte à puce 1 elle-même, ce qui a pour avantage de permettre une banalisation du lecteur  
15 de carte à puce en contrepartie d'une complexification des tâches du microcircuit électronique de la carte à puce 2.

Les microcircuits électroniques des cartes à puce subissent, du fait de leur encartage, des contraintes importantes qui limitent actuellement leur taille à 23 voir 25 mm<sup>2</sup>. De ce fait, et compte tenu de l'état de l'art en  
20 matière de micro-électronique, il est difficile d'encarter des microcontrôleurs de plus de 8 kilooctets de mémoire EEPROM, ce qui limite grandement la complexité des programmes stockables dans une carte à puce.

Pour améliorer la compacité d'un programme et mettre son exécution à portée d'un microcircuit électronique aux performances limitées  
25 d'une carte à puce, il est avantageux d'utiliser dans la carte à puce un langage de programmation interprété. L'interprétation du programme de gestion d'une application dans la carte à puce a, entre autres, pour résultat des demandes de réalisation de tâches qui sont faites dans un langage de communication et dont certaines sont adressées au lecteur. On adapte alors  
30 les interpréteurs de commandes des systèmes d'exploitation de la carte à puce 2 et du lecteur 1 de carte à puce pour qu'ils reconnaissent les commandes de ce langage de communication interprété susceptibles de leur parvenir. Parmi les commandes du langage de communication interprété, il est avantageux de prévoir des ordres d'exécution de fonctions complexes  
35 qui intéressent les interfaces de communication avec l'extérieur du lecteur 1



de carte à puce sans être spécifiques d'une application et dont l'exécution peut être entièrement prise en charge par le lecteur 1 de carte à puce. Dans ces fonctions complexes, il en existe une catégorie particulièrement intéressante qui est celle concernant la création et l'animation d'objets  
5 visuels, sonores ou autres. Les fonctions de cette catégorie sont définies par des programmes particuliers dits programmes objets exécutés en arrière plan dans un environnement multitâche, à partir d'un appel éventuellement paramétré provenant du programme principal de gestion de l'application. Le lecteur 1 de carte à puce est alors doté d'un système d'exploitation  
10 multitâche et d'une bibliothèque de programmes objets soit résidents, soit importés dans sa mémoire 141.

La notion de programmes objets hébergés et exécutés par le lecteur de carte à puce, et lancés par la carte à puce permet de profiter de la capacité de la carte à puce de contrôler le déroulement d'une application et  
15 de celle du lecteur de carte à puce d'assurer, sous le contrôle de la carte à puce, un interface homme-machine acceptable.

Lors du déroulement d'une application, la carte à puce envoie au lecteur de carte à puce des commandes de création d'objets particuliers comme par exemple la présentation sur l'afficheur de menus d'attente ou  
20 d'animations. Ces objets, une fois créés, sont dotés d'existences propres qui sont gérées uniquement par le microcontrôleur du lecteur de carte à puce déroulant en arrière plan les programmes objets adéquats mais sur lesquelles la carte à puce peut intervenir à tout instant, par des commandes spécifiques comme des commandes de suppression.

25 Chaque traitement de la part du lecteur de carte à puce, que ce soit une création d'un objet ou un autre traitement, est décidé, au moment opportun du déroulement d'une application, par la carte à puce qui en spécifie les caractéristiques et en contrôle la bonne exécution. Le lecteur de carte à puce se contente d'exécuter les traitements correspondant aux  
30 commandes reçues de la carte à puce éventuellement paramétrées et de transmettre à la carte à puce des comptes rendus d'exécution.

Les objets qui peuvent être créés par le lecteur de carte à puce sont avantageusement des objets visuels présentés sur l'afficheur pour faciliter l'interface homme-machine, par exemple, une animation à l'écran  
35 signalant l'exécution en cours d'une tâche. Cette animation résulte de

l'exécution en arrière plan d'un programme objet spécifique mis en action par l'interpréteur de commandes du système d'exploitation du lecteur de carte à puce dès réception, en provenance de la carte à puce, d'une commande adéquate accompagnées de paramètres définissant ses propriétés dits attributs d'objet. Cette animation peut consister par exemple, en l'affichage d'un petit personnage qui parcourt l'écran de l'afficheur. Dans ce cas, les attributs d'objet peuvent être relatifs à la taille et à la position initiale du personnage, à la direction et au sens de son déplacement, à sa vitesse de déplacement, à sa priorité d'affichage par rapport à d'autres objets, etc...

Pour pouvoir assumer la création et l'animation d'objets, le lecteur 1 de carte à puce est doté en mémoire 141 d'une bibliothèque de programmes objets qui peuvent être, soit installés à demeure et donc résidants, soit importés d'une carte à puce ou d'un système informatique raccordé. L'importation, depuis la carte à puce 1, d'un programme objet peut présenter un intérêt, lorsque la forme de l'objet est spécifique d'une application, comme par exemple le logo du propriétaire de l'application, et que la manipulation de cet objet dépasse les capacités de traitement du microcontrôleur de la carte à puce 1. Ces programmes objets sont appelés par le programme principal de gestion d'application ou par l'un d'entre eux avec des paramètres éventuels dits attributs qui jouent sur la définition ou l'animation de l'objet.

Un objet peut renfermer plusieurs objets ayant des définitions et des animations propres. Il constitue alors une entité dénommée scénario. Un programme scénario organise les rapports entre les objets qu'il renferme dont il entraîne les créations et les animations par appel de leurs programmes objets respectifs. Les rapports entre les différents objets d'un scénario peuvent être soit figés, soit modulables en fonction d'attributs qui accompagnent l'appel du programme du scénario et qui peuvent être des attributs propres au scénario ou des attributs propres aux objets sollicités. Ils peuvent être également statiques ou dynamiques et évoluer dans le temps.

Les attributs d'un objet décrivent ses liens de filiation avec d'autres objets et les objectifs qu'il doit remplir.

Les liens de filiation d'un scénario déterminent l'ordre des objets à enchaîner dans le scénario et éventuellement la composition dynamique

d'un ou plusieurs de ses objets, ce qui permet d'adapter l'animation du scénario à une demande évolutive. Les liens de filiation pour un objet autre qu'un scénario déclarent l'ensemble des objets de filiation descendante pouvant constituer l'objet. Dans ce cas, l'objet père reprend à son compte  
5 les attributs de chaque objet le composant.

Les objectifs d'un objet déterminent son comportement. Ils sont décrits sous forme de codes d'instructions qui vont interpréter les valeurs fournies par l'environnement du traitement.

La manipulation des objets peut être externe au lecteur de carte à puce, à l'initiative de la carte à puce elle-même, ou interne au lecteur de carte à puce. Elle se fait à la demande du programme de gestion d'une application. Dans le cadre d'une manipulation externe, l'appel d'un programme objet peut se faire avec des attributs incomplets dans la mesure  
10 ou une carte à puce ne connaît pas nécessairement de manière complète les caractéristiques du lecteur et de son affichage. Les attributs manquants  
15 sont alors complétés, lorsqu'ils sont indispensables, par le lecteur de carte à puce en tenant compte de ses propres possibilités.

Les programmes objets stockés sous forme d'une bibliothèque dans la mémoire du lecteur de carte à puce sont avantageusement  
20 standardisés afin d'être exploitables sans difficulté par des programmes de gestion d'application les plus diverses.

## REVENDICATIONS

1. Lecteur (1) de cartes à puce (2) à interface homme-machine améliorée comportant des moyens (10) de raccordement avec une carte à puce, des moyens de gestion, à l'initiative du lecteur, d'échanges d'informations avec une carte à puce raccordée (2), des moyens d'affichage (11, 12) et de saisie d'informations et un circuit (14) à microcontrôleur (140) et mémoire (141) fonctionnant en logique programmée et assurant l'établissement et la gestion d'une liaison de transmission avec la carte à puce raccordée (2), la gestion des moyens (11, 12) d'affichage et de saisie d'informations, le traitement des informations : données et/ou instructions reçues de la carte à puce raccordée (2) et l'élaboration d'informations : données, instructions ou comptes rendus à destination de la carte à puce raccordée (2), ledit lecteur de carte à puce étant caractérisé en ce que son circuit (14) à microcontrôleur (140) et mémoire (141) est pourvu d'un système d'exploitation multitâche, et renferme en mémoire (141) un emplacement pour une bibliothèque de programmes qui définissent des objets visuels et/ou sonores, ou autres, s'affichant sur les moyens d'affichages et qui sont exécutés par le circuit (14) à microcontrôleur (140) et mémoire (141) dudit lecteur (1) sous le contrôle de son système d'exploitation, en tâche de fond et en arrière plan, sur un appel en provenance d'un programme de gestion de transaction déroulé indifféremment par la carte à puce raccordée (2) ou par ledit lecteur (1).

2. Lecteur de carte à puce selon la revendication 1, caractérisé en ce que ladite bibliothèque comportent des programmes définissant des objets visuels, sonores ou autres qui sont résidants en mémoire et d'autres qui sont importés depuis la carte à puce raccordée (2) ou depuis un système informatique relié audit lecteur (1) de carte à puce.

3. Lecteur de carte à puce selon la revendication 1, caractérisé en ce que ladite bibliothèque comportent des programmes définissant des objets visuels sonores ou autres standardisés et exploitables sur appel de différents programmes de gestion d'application.

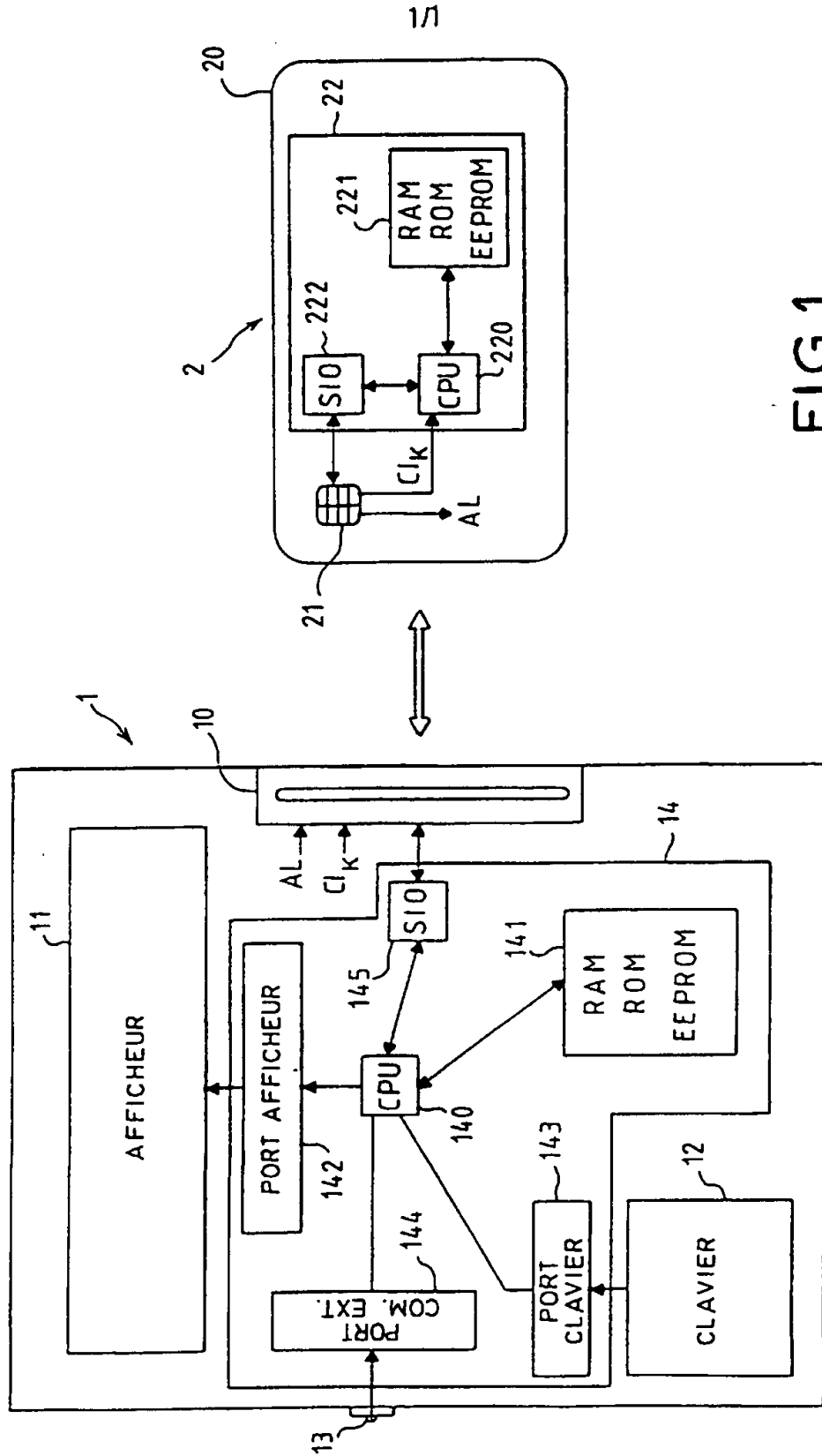


FIG.1

# INTERNATIONAL SEARCH REPORT

Int. Application No

PCT/FR 97/01392

**A. CLASSIFICATION OF SUBJECT MATTER**  
IPC 6 G07F7/10

According to International Patent Classification (IPC) or to both national classification and IPC

**B. FIELDS SEARCHED**

Minimum documentation searched (classification system followed by classification symbols)

IPC 6 G07F

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Electronic data base consulted during the international search (name of data base and, where practical, search terms used)

**C. DOCUMENTS CONSIDERED TO BE RELEVANT**

Category *	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
A	EP 0 717 381 A (MASTERCARD INTERNATIONAL) 19 June 1996 see the whole document ---	1-3
A	EP 0 614 302 A (ALCATEL SEL AKTIENGESELLSCHAFT) 7 September 1994 see column 1, line 47 - column 2, line 4 see column 4, line 25 - line 55; figure 2 ---	1,2
A	FR 2 696 888 A (MORGAIN ET AL) 15 April 1994 see the whole document -----	1,2

☐ Further documents are listed in the continuation of box C.

☒ Patent family members are listed in annex.

\* Special categories of cited documents :

"A" document defining the general state of the art which is not considered to be of particular relevance

"E" earlier document but published on or after the international filing date

"L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)

"O" document referring to an oral disclosure, use, exhibition or other means

"P" document published prior to the international filing date but later than the priority date claimed

"T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention

"X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone

"Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art.

"S" document member of the same patent family

Date of the actual completion of the international search

23 October 1997

Date of mailing of the international search report

06.11.97

Name and mailing address of the ISA

European Patent Office, P.B. 5818 Patentlaan 2  
NL - 2280 HV Rijswijk  
Tel. (+31-70) 340-2040, Tx. 31 651 epo nl,  
Fax: (+31-70) 340-3016

Authorized officer

Fonderson, A

# INTERNATIONAL SEARCH REPORT

Information on patent family members

International Application No

PCT/FR 97/01392

Patent document cited in search report	Publication date	Patent family member(s)	Publication date
EP 717381 A	19-06-96	AU 3205695 A WO 9618979 A	03-07-96 20-06-96
EP 614302 A	07-09-94	DE 4306198 A AU 670652 B AU 5497394 A JP 7007534 A	01-09-94 25-07-96 01-09-94 10-01-95
FR 2696888 A	15-04-94	AU 5114593 A WO 9409570 A	09-05-94 28-04-94

# RAPPORT DE RECHERCHE INTERNATIONALE

Doc. e Internationale No  
PCT/FR 97/01392

<b>A. CLASSEMENT DE L'OBJET DE LA DEMANDE</b> CIB 6 G07F7/10		
Selon la classification internationale des brevets (CIB) ou à la fois selon la classification nationale et la CIB		
<b>B. DOMAINES SUR LESQUELS LA RECHERCHE A PORTE</b> Documentation minimale consultée (système de classification suivi des symboles de classement) CIB 6 G07F		
Documentation consultée autre que la documentation minimale dans la mesure où ces documents relèvent des domaines sur lesquels a porté la recherche		
Base de données électronique consultée au cours de la recherche internationale (nom de la base de données, et si cela est réalisable, termes de recherche utilisés)		
<b>C. DOCUMENTS CONSIDERES COMME PERTINENTS</b>		
Catégorie *	Identification des documents cités, avec, le cas échéant, l'indication des passages pertinents	no. des revendications visées
A	EP 0 717 381 A (MASTERCARD INTERNATIONAL) 19 juin 1996 voir le document en entier ---	1-3
A	EP 0 614 302 A (ALCATEL SEL AKTIENGESELLSCHAFT) 7 septembre 1994 voir colonne 1, ligne 47 - colonne 2, ligne 4 voir colonne 4, ligne 25 - ligne 55; figure 2 ---	1,2
A	FR 2 696 888 A (MORGAIN ET AL) 15 avril 1994 voir le document en entier -----	1,2
<input type="checkbox"/> Voir la suite du cadre C pour la fin de la liste des documents <input checked="" type="checkbox"/> Les documents de familles de brevets sont indiqués en annexe		
* Catégories spéciales de documents cités: "A" document définissant l'état général de la technique, non considéré comme particulièrement pertinent "E" document antérieur, mais publié à la date de dépôt international ou après cette date "L" document pouvant jeter un doute sur une revendication de priorité ou cité pour déterminer la date de publication d'une autre citation ou pour une raison spéciale (telle qu'indiquée) "O" document se référant à une divulgation orale, à un usage, à une exposition ou tous autres moyens "P" document publié avant la date de dépôt international, mais postérieurement à la date de priorité revendiquée "T" document ultérieur publié après la date de dépôt international ou la date de priorité et n'appartenant pas à l'état de la technique pertinent, mais cité pour comprendre le principe ou la théorie constituant la base de l'invention "X" document particulièrement pertinent; l'invention revendiquée ne peut être considérée comme nouvelle ou comme impliquant une activité inventive par rapport au document considéré isolément "Y" document particulièrement pertinent; l'invention revendiquée ne peut être considérée comme impliquant une activité inventive lorsque le document est associé à un ou plusieurs autres documents de même nature, cette combinaison étant évidente pour une personne du métier "Z" document qui fait partie de la même famille de brevets		
Date à laquelle la recherche internationale a été effectivement achevée  23 octobre 1997		Date d'expédition du présent rapport de recherche internationale  06.11.97
Nom et adresse postale de l'administration chargée de la recherche internationale Office Européen des Brevets, P.B. 5818 Patentaan 2 NL - 2280 HV Rijswijk Tel. (+31-70) 340-2040, Tr. 31 651 epo nl Fax: (+31-70) 340-3016		Fonctionnaire autorisé  Fonderson, A



# RAPPORT DE RECHERCHE INTERNATIONALE

Renseignements relatifs aux membres de familles de brevets

Den. a Internationale No

PCT/FR 97/01392

Document brevet cité au rapport de recherche	Date de publication	Membre(s) de la famille de brevet(s)	Date de publication
EP 717381 A	19-06-96	AU 3205695 A WO 9618979 A	03-07-96 20-06-96
EP 614302 A	07-09-94	DE 4306198 A AU 670652 B AU 5497394 A JP 7007534 A	01-09-94 25-07-96 01-09-94 10-01-95
FR 2696888 A	15-04-94	AU 5114593 A WO 9409570 A	09-05-94 28-04-94